
ОГЛАВЛЕНИЕ

Глава 15. Набор команд системы SWARD	5
Часть VI. Микропроцессор с архитектурой, ориентированной на объекты.	58
Глава 16. Основные принципы работы микропроцессора iAPX 432	58
Глава 17. Процессор общего назначения iAPX 432	72
Глава 18. Набор команд процессора общего назначения	128
Часть VII. Архитектура базы данных	163
Глава 19. Системы с ассоциативной памятью	163
Глава 20. Реляционный ассоциативный процессор	173
Глава 21. Другие машины базы данных	196
Глава 22. Архитектура машин, управляемых потоком данных	218
Часть VIII. Вопросы, связанные с архитектурой систем	256
Глава 23. Оптимизация и настройка архитектуры вычислительной системы	256
Глава 24. Практические рекомендации по проектированию архитектуры ЭВМ	284
Ответы к упражнениям	294